

4. Sealing

Ao Sakurai

2025年度セキュリティキャンプ全国大会
L3 - TEEビルド&スクラップゼミ

本セクションの目標



- Enclave内のデータを安全な状態でEnclave外（EPC外メモリや補助記憶装置）にストアする**シーリング機能**について習得する
- ここまでで学習した内容をフルに活用し、**SGXを利用したパスワード管理システム**として「**SGX-Vault**」を実装する

シーリング/アンシーリング

Enclaveは揮発性 (1/3)



- Enclaveは**メインメモリ（主記憶装置）**上に存在するため、あくまでもその内容は**揮発性**である
- **電源OFF**に加え、様々なイベントにより **Enclaveは破壊される**
 - `sgx_destroy_enclave()`の呼び出しによる明示的な破壊
 - Enclaveを使用したプログラムの終了
 - 電源状態の遷移（スリープや休止状態）
 - コードのバグ等に伴うEnclaveのクラッシュ
 - etc...

Enclaveは揮発性 (2/3)



- Enclave**実行中**はもちろん、Enclaveが**終了・破壊された後も秘密情報をSGXマシンで安全に保持したい**ケースはかなり多い
 - メモリ節約の為に一時的にハードディスクにストアしたい
 - SGXマシン上でパスワードを安全に管理したい
 - SGXマシン上のSQLサーバに安全な形でデータをストアしたい
- どうすればEnclaveの秘密情報を**暗号化して長期的に保存**できる？

Enclaveは揮発性 (3/3)



- Enclave内で鍵を生成して暗号化する？
 - `sgx_rijndael128GCM_encrypt()`関数等が提供されている
 - ではその暗号化に使用した鍵は**どうやって保持する？**
- このように、通常のやり方では**暗号鍵の堂々巡り問題**が発生し、秘密情報を**長期的にEnclave外に保存する事が難しい**

シーリング/アンシーリング (1/2)



- この問題を解決するため、SGXでは**シーリング** (Sealing) と呼ばれる**暗号化機能**が用意されている
- 対して、シーリングされたデータの**復号**を**アンシーリング** (Unsealing) という
- シーリング及びアンシーリングでは、CPU製造時にCPU内部で生成される**Root Seal key** (RSK) 等と共に、**2通り**ある**ポリシ**のいずれかを用いて導出した**シーリング鍵**で暗号処理を行う
 - RSKはCPU内部の**e-fuse**と呼ばれるICにストアされており、**Intelすらも知らない鍵**である
 - RSKについてはEPID-RAのセクションでも解説

シーリング/アンシーリング (2/2)



- 暗号化方式は128bit AES/GCM ([2]の\$5.7.5参照)
- シーリング鍵はCPUのe-fuseに格納されているRSKを用いて導出されるため、**マシンが変わると恒久的にアンシーリング出来なくなる**点に注意
- 他にも、**モデル固有レジスタ (MSR)** から変更できる **OWNEREPOCH** (現在の**マシン所有者に紐づくバージョン**のようなもの) にも依存するため、**これを変更しても互換性が失われる**

シーリングのポリシ (1/3)



- シーリングポリシには、主なものとしてEnclaveの**コード同一性**に基づく**MRENCLAVEポリシ**と、Enclave**署名者の同一性**に基づく**MRSIGNERポリシ**の**2つ**が存在する
- **MRENCLAVEポリシ**では、シーリングを行うEnclaveの**MRENCLAVE**やRSK等を材料にシーリング鍵を導出する
 - MRENCLAVEが変わるとシーリング鍵も変わるので、**Enclaveコード等に変更が入ると以前のシーリングデータはアンシーリングできなくなる**

シーリングのポリシ (2/3)



- **MRSIGNERポリシ**では、シーリングを行うEnclaveの**MRSIGNER**やRSK等を材料にシーリング鍵を導出する
 - **Enclave署名鍵が同一**であれば、Enclaveコードが変わっても以前のシーリングデータを**アンシーリング出来る**
- このことから、**MRSIGNERポリシ**の方が**使い勝手は良い**一方で、**安全性を重視**するのであれば**MRENCLAVEポリシ**の方が良い
 - 危殆化したEnclaveを修正しMRENCLAVEを更新すれば、以前のデータはアンシーリング出来なくなるため

シーリングのポリシ (3/3)



- 他にも、**Key Separation and Sharing (KSS)** という新機能で追加された、以下の値を材料に導出するポリシも指定可能 [3][4]
 - コンフィグID (sgx_config_id_t)
 - ISVファミリID (sgx_isvfamily_id_t)
 - ISV拡張プロダクトID (sgx_isvext_prod_id_t)
- コンフィグIDは、sgx_create_enclave_ex()等による**Enclave作成時**に指定できる追加のデータである
 - ポリシには直接関連しないが、コンフィグSVN (sgx_config_svn_t) という値も指定可能
- ISVファミリIDやISV拡張プロダクトIDは、**Enclaveイメージのビルド時**に設定XMLに記入しておく事で設定できる追加のデータ

シーリング処理の実装 (1/4)



- シーリングを行うAPIを呼び出す際、引数としてシーリング結果のバイナリ (sgx_sealed_data_t型変数) の**サイズをsize_t型で渡す**必要がある
- シーリングにも使用されている**AES/GCM**は、その**暗号文の長さは平文の長さと一致**する
- しかし、シーリング結果のバイナリは**暗号文の他にも様々なメタデータを含む**ため、そのバイナリのサイズは**平文よりも大きくなり**、その特定は難しい
 - sgx_sealed_data_tとsgx_aes_gcm_data_tの構造体定義を覚えておけば気合で特定できなくはないが...

シーリング処理の実装 (2/4)



- 暗号化したい平文に対応するsgx_sealed_data_tのサイズを計算し返してくれる**sgx_calc_sealed_data_size**というヘルパー関数を呼び出す
 - 第1引数はGCMの追加認証データのサイズ、第2引数はシーリングしたいデータ（平文）のサイズ。前者は通常0で良い

```
size_t sealed_data_size;  
sealed_data_size = sgx_calc_sealed_data_size(0, data_length);
```

- この二度手間があるので、Enclaveで何度もシーリングを行う場合はこれを含む一連の処理を行う専用の関数を用意した方が実装上楽になる

シーリング処理の実装 (3/4)



- シーリング結果のサイズを計算したら、シーリング本処理を行う
sgx_seal_dataを呼び出す
 - 戻り値はsgx_status_t (SGX関連処理の実行結果ステータス)
 - 引数は順にGCMの追加認証データの長さ、追加認証データ、シーリングするデータ (平文) のサイズ、シーリングするデータ、予め取得したシーリング結果サイズ、シーリング結果が格納されるポインタ
 - 追加認証データを使用しない場合は第1引数は0、その次はNULLで良い
- ```
status = sgx_seal_data(0, NULL, data_length, data_plain,
 sealed_data_size, (sgx_sealed_data_t*)sealed_data);
```
- 後はEnclave外にシーリング結果を出し、メモリで保持するなり  
ファイルシステムにストアするなりする
    - 生のバイナリ値なので、Base64エンコード等しておく扱いやすい



- 以下の通りsgx\_seal\_dataに加え、引数先頭に**3変数**が追加される
- 第1引数を**0x0001**にすると**MRENCLAVE**ポリシ、**0x0002**にすると**MRSIGNER**ポリシとなる
- 第2・3引数はどうでもいいので以下の例のものを丸ごとコピペする

```
sgx_misc_select_t misc = 0xF0000000; //uint32_t
sgx_attributes_t attr;
attr.flags = 0xFF00000000000000B; //uint64_t
attr.xfrm = 0; //uint64_t

status = sgx_seal_data_ex(0x0001, attr, misc, 0, NULL,
 data_length, data_plain,sealed_data_size,
 (sgx_sealed_data_t*)sealed_data);
```





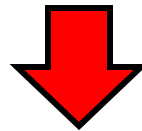


- シーリング (暗号化)を行う関数

```
sgx_seal_data(0, NULL, plain_len, plain,
 sealed_size, sealed_data);
```

- アンシーリング (復号)を行う関数

```
sgx_unseal_data(sealed_data, NULL, 0, plain,
 plain_buf_size);
```



当たり前のように順序が逆

SGX-Vault



- SGXの保護機能をフルに活用したパスワード管理ソフトウェアとして**SGX-Vault**の実装を行う
  - 名前は勝手に決めてあるだけなので、自分でつけた場合改名しても全く問題ない
- 本ゼミではこのSGX-Vaultをセクションに応じて改良していく形で実装を進めていく

# SGX-Vaultの要件



- SGX-Vaultは、パスワードの安全な取り扱いに関する以下の機能を提供する：
  - パスワード登録機能
  - パスワード新規作成機能
  - 登録したパスワードの取得機能
  - 登録したパスワードの変更機能
  - キー一覧取得機能
  - パスワード削除機能
- パスワードは**key-value**の形で保持し、keyをクエリする事でvalue（=対応するパスワード）を取得出来る
- 対応可能なパスワードの仕様（文字数、文字種）は**基本自由**だが、**最低限英数字には対応**する事



## ■ マスタースパワードの設定・検証

- SGX-Vault初使用時は、以降の使用時に必須となる  
**マスタースパワード**の登録を実施する
- マスタースパワードは**シーリングにより暗号化**しファイルシステムに保存する
- マスタースパワードが登録済みの場合、**後続の処理を行う前にその検証を行う**
  - UntrustedなAppで入力させ、それをEnclave内に読み込んで検証する



## ■パスワード登録機能

- **UntrustedなAppからパスワードと対応するキーをEnclaveに読み込み、シーリングで暗号化しファイルシステムに保存する**
- 既存のパスワードに対する**キーとの重複が発生**した場合は、**登録せずにエラーを返す**



## ■パスワード新規作成機能

- 引数として渡されたキーに対し、パスワードを**Enclave内で乱数的に生成**してそのキーに対応させる
- 乱数的な生成は**必ずEnclave内で完結しなければならない**
- 生成したキーとパスワードはシーリングしてファイル保管しておく
- 既存のパスワードに対する**キーとの重複が発生**した場合は、**新規作成せずにエラーを返す**



## ■ 登録したパスワードの取得機能

- 引数として渡されたキーに対応するパスワードをシーリングしたデータから検索し、そのパスワードを**UntrustedなAppに返す**
- キーに対応するパスワードが存在しなかった場合は適切な例外（エラー）処理を行う





## ■ 登録したパスワードの変更機能

- 引数として渡されたキーに対応するパスワードを、同じく引数として渡された**新パスワードで更新する**
- キーに**対応するパスワードが存在しなかった場合**の処理は任意
  - エラーにするか、新規作成と同様の挙動にするかは自由



## ■キー一覧取得機能

- パスワードの登録に際してどのようなキーで登録したかを失念した場合に備え、登録した**全パスワードに対応する各キーを一覧化して取得**する
- あくまで**キーの取得**であり、**パスワード自体**はここでは取得しない点に注意



## ■パスワードの削除機能

- 引数として渡された**キー**と、それに対応する**パスワード**を  
**SGX-Vault (≡シーリングデータ)** から**削除する**
- **キーに対応するパスワードが存在しなかった場合**は適切に対処する



- 改行区切りのstd::string型にて、さらにカンマなどをデリミタとしてkey-valueを管理するのが楽
- Enclave内におけるパスワードの乱数的生成には、sgx\_read\_rand関数とアスキー文字の組み合わせが使えるはずである

# 本セクションのまとめ



- SGXにおいて長期的に安全にデータを保持するために欠かせない機能であるシーリング機能について学習した
- これまで学習したSGXの知識を活用し、ローカルで動作するSGXベースのパスワード管理システムであるSGX-Vaultを実装した



- [1]“Intel® Software Guard Extensions Programming Reference”, Intel, <https://www.intel.com/content/dam/develop/external/us/en/documents/329298-002-629101.pdf>
- [2]“Intel SGX Explained”, Victor Costan and Srinivas Devadas, <https://eprint.iacr.org/2016/086.pdf>
- [3]“Upcoming Intel® SGX Features Explained: Improved Virtualization, Configuration Management, and Key Sharing”, Fortanix, 2024/5/29閱覽, <https://www.fortanix.com/blog/upcoming-intel-sgx-features-explained>
- [4]“Intel® Software Guard Extensions (Intel® SGX) SDK for Linux\* OS”, Intel, [https://download.01.org/intel-sgx/sgx-linux/2.24/docs/Intel\\_SGX\\_Developer\\_Reference\\_Linux\\_2.24\\_Open\\_Source.pdf](https://download.01.org/intel-sgx/sgx-linux/2.24/docs/Intel_SGX_Developer_Reference_Linux_2.24_Open_Source.pdf)